



PLANO DE CURSO CLP – CONTROLADOR LÓGICO PROGRAMÁVEL - BÁSICO

DISCIPLINA		
NOME		
CLP BÁSICO		
CARGA HORÁRIA	NOME DO CURSO	ANO
32h	CLP Básico	2020
EMENTA		
Bases Tecnológicas: Sistemas Microprocessados, Controladores Lógicos Programáveis (CLPs): Estrutura Interna; Funcionamento; Cartões de Entradas e Saídas; Redes de CLPs; Conhecendo o ambiente de programação de um CLP Instruções de bit; Instruções de Temporização e Contagem; Instruções Lógicas e Aritméticas.		
OBJETIVOS		
Objetivos: <ul style="list-style-type: none">• Definir e Estudar o funcionamento de sistemas microprocessados, dando ênfase ao Controlador Lógico Programável.• Apresentar soluções para problemas corriqueiros utilizando Controladores Lógicos Programáveis.		
METODOLOGIA		
A orientação técnico-pedagógica será por meio de exposição interativa / participativa; resolução de exercícios relacionados aos tópicos apresentados; atividades de estudos em grupo; estudos e discussões de casos práticos; além da apresentação e utilização de multimídia e aulas práticas e práticas utilizando Micromcomputadores, CLPs e Kit Experimental.		
CONTEUDO PROGRAMATICO		
1. Introdução a CLP's <ul style="list-style-type: none">- Características 2. Evolução dos CLP's <ul style="list-style-type: none">- Ciclo Evolutivo- O hard logic- O soft logic 3. Estrutura básica de CLP's <ul style="list-style-type: none">- Processador ou CPU- Métodos de processamento		



- Sistema de memórias
- Tipos de memórias
- Arquitetura da memória do CLP
- Módulos de Entrada
- Módulos de Saída

4. Linguagem de Programação

- Diagrama de Contatos
- Diagrama de Blocos Lógicos
- Lista de Instrução

5. Sistema de programação

- Instruções de Bit
- Instruções de Temporização
- Instruções de Contagem
- Instruções Lógicas/Comparação

Umaraci Lázaro Nascimento
Coordenador Técnico
+55 71 3013-0727 / 99386-4695